

中華民國專利公報 [19] [12]

[11]公告編號：441168

[44]中華民國 90年 (2001) 06月16日

發明

全10頁

[51] Int.Cl 06: H03G3/20

第 91104969 號
初審(訴願)引証附件
再審

[54]名稱：自動增益控制電路

[21]申請案號：088115977

[22]申請日期：中華民國 88年 (1999) 09月16日

[30]優先權：[31]09/332,932

[32]1999/06/14

[33]美國

[72]發明人：

杰羅姆·杜馬

法國

[71]申請人：

艾特梅爾公司

美國

[74]代理人：賴經臣 先生

1

2

[57]申請專利範圍：

1.一種自動增益控制電路，包含：

一輸入引線 AGC_{in} 用以接收一輸入信號；一輸出引線 AGC_{out} 用以產生一輸出信號；一增益校正單元耦合而接收輸入引線 AGC_{in} ，以及選擇性調整其增益來放大或衰減該輸入信號，以及將所得輸出信號加諸輸出引線 AGC_{out} ；以及一過渡區偵測器耦合至接收輸入引線 AGC_{in} ，過渡區偵測器產生控制輸出的控制輸出耦合至增益校正單元，過渡區偵測器可響應輸入信號具有波幅大於預定值而有效將一去能信號加諸控制輸出，該去能信號可有效防止增益校正單元調整其增益。

2.如申請專利範圍第1項之自動增益控制電路，其中該過渡區偵測器包括一過渡區選擇輸入可有效選擇該預定值。

3.如申請專利範圍第1項之自動增益控制

電路，其中該預定值係選自儲存於ROM之數值表。

4.如申請專利範圍第2項之自動增益控制電路，其進一步具有一區選擇暫存器，該區選擇暫存器之內容係耦合至過渡區偵測器之選擇輸入。

5.如申請專利範圍第2項之自動增益控制電路，其中該過渡區偵測器進一步包括一整流單元接收輸入引線，源至整流單元的輸出耦合至比較器之第一輸入，比較器具有第二輸入耦合而接收預定值，源自比較器的輸出耦合而選擇性效能增益校正單元變更其增益。

6.如申請專利範圍第1項之自動增益控制電路，其進一步包括一計時器用以建立預定逾時間期，該計時器可有效凌駕過渡區偵測器及效能增益校正單元調整其增益。

7.如申請專利範圍第6項之自動增益控制電路，其中該計時器具有少於2毫秒